

ETF U BEOGRADU, ODSEK ZA ELEKTRONIKU, OSNOVI ANALOGNE ELEKTRONIKE-2018
OSNOVI ANALOGNE ELEKTRONIKE, MAJ 2018.
Prvi kolokvijum (traje 2 sata)

IME I PREZIME _____ BR. INDEKSA _____

1	2	Σ

1. a) [4] Nacrtati pojačavač sa negativnom povratnom spregom koji smanjuje ulaznu i povećava izlaznu impedansu. Na raspolaganju su operacioni pojačavač, PMOS tranzistor i otpornici.
- b) [2] Izvesti izraz za izlazni napon kola iz a) u zavisnosti od naponskog ofseta operacionog pojačavača.
- c) [2] Modifikovati kolo iz a) tako da se minimizira uticaj naponskog ofseta na izlazni napon kola iz a).
- d) [2] Izvesti izraz za izlazni napon kola iz c) u zavisnosti od naponskog ofseta operacionog pojačavača.

Rešenje:

